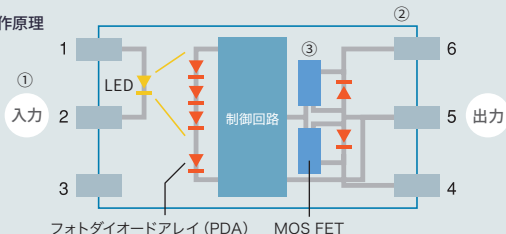


MOS FETリレー 形G3VMシリーズ

OMRON

動作原理



- ① 入力側に電流を通電するとLEDが発光。
- ② その光を出力側のフォトダイオードアレイが受光し、発電することで電圧に再変換。
- ③ この電圧がゲート電圧となりMOS FETを駆動。

特長

超小型

VSON、S-VSONを中心とした小型パッケージが、機器全体の小型化に貢献します。

長寿命

光信号伝送方式による無接点構造。接点摩耗による寿命の劣化がなく、長寿命を実現しました。

静音

メカニカルリレーのように金属接点による開閉音が生じないため、機器の静音化に貢献します。

G3VM-□□□□□□

① ② ③ ④ ⑤ ⑥

① 負荷電圧

2:20V 8:80V
3:30V 10:100V
4:40V 20:200V
5:50V 35:350V
6:60V 40:400V
7:75V 60:600V

② 接点構成

1:1a接点
2:2a接点
3:1b接点
4:2b接点
5:1a1b接点

③ 形状

A: DIP 4ピン プリント基板用端子
B: DIP 6ピン プリント基板用端子
C: DIP 8ピン プリント基板用端子
D: DIP 4ピン サーフェス・マウント端子
E: DIP 6ピン サーフェス・マウント端子
F: DIP 8ピン サーフェス・マウント端子
G: SOP 4ピン
H: SOP 6ピン
J: SOP 8ピン
L: SSOP 4ピン
P: USOP 4ピン
Q: S-VSON 4ピン
U: VSON 4ピン
V: SOP 4ピン特殊
W: P-SON 4ピン

④ 付加機能

L: カレントリミット
R: 低オン抵抗タイプ
Y: 入出力間耐圧高タイプ
=2.5kVを越える範囲
V: 電圧駆動タイプ

⑤ 連番

仕様が重複する場合は連番(数字)を追加しています。

⑥ 入力順電

H: 入力順電圧高い
L: 入力順電圧低い
*一部電圧駆動タイプのみ

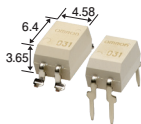


- 注1. 一部商品の形式は、上記の形式基準と異なります。
注2. l(英字)は1(数字)と混同する可能性があるため除いてあります。
注3. マーキングスペースの都合で、SOP 4ピンで6桁以上の形式になり識別困難になる場合は、まず③の形状をマーキングから外しています。

ラインアップ

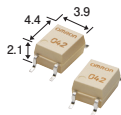
DIP

実装面積
100%とする



SOP

実装面積
62%



SSOP

実装面積
24%



USOP

実装面積
20%



P-SON

実装面積
19%



VSON(R)

実装面積
10%



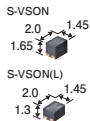
VSON

実装面積
9%



S-VSON

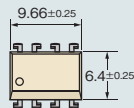
実装面積
8%
*VSONに対して84%



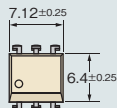
ご注文の際には下記URLに掲載の「ご承諾事項」を必ずお読みください。
https://components.omron.com/jp-ja/sales_terms-and-conditions

DIP (Dual Inline Package)

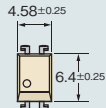
DIP8



DIP6

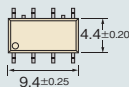


DIP4

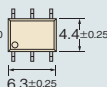


SOP (Small Outline Package)

SOP8



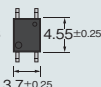
SOP6



SOP4



Special SOP4



▶ MOVIE

SON (Small Outline Non-leaded)

P-SON



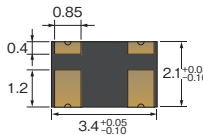
VSON4 / VSON(R)4



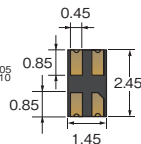
S-VSON



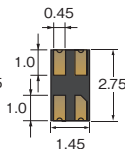
P-SON



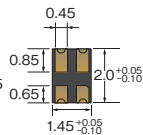
VSON4



VSON(R)4



S-VSON



指定のない寸法公差は±0.1mmです。